

科目	電子回路II (Electronic Circuit II)		
担当教員	山本 伸一		
対象学年等	電気工学科・5年・通年・必修・2単位(学修単位I)		
学習・教育目標	工学複合プログラム	A4-1(100%)	JABEE基準I(1) (d)1,(d)2-a,(d)2-d,(g)
授業の概要と方針	デジタル電子回路の基礎を取り扱う。まず、各種類のデジタル回路の基礎知識を講義した後、加算回路・減算回路などの演算回路について学習する。次に各種のフリップフロップの理解を深める。また、カウンタを習熟したのち、方形波を用いたパルス回路とアナログ-デジタル変換、デジタル-アナログ変換について学習する。		
	到達目標	達成度	到達目標毎の評価方法と基準
1	【A4-1】各種類のデジタル回路の基礎を習熟後、加算回路・減算回路などの算術演算回路が説明できる。		加算回路、減算回路、RS-FF、JK-FF、D-FFなどが理解できているかを前期中間試験及びレポート、演習で評価する。基礎的な問題の70%の正解を基準とする。
2	【A4-1】それぞれ2つの入出力を持つフリップフロップ(RS-FF、JK-FF、D-FF、T-FF)が説明できる。また、図記号から特性表、特性方程式を求めることが出来る。さらにタイムチャート記して説明することができる。		T-FF、アップカウンタ、ダウンカウンタ、非同期式n進カウンタ、同期式カウンタと非同期式カウンタとの違いが理解できているかを前期定期試験及びレポート、演習で評価する。基礎的な問題の70%の正解を基準とする。
3	【A4-1】非同期式2n進カウンタやn進カウンタ等の非同期式カウンタが説明できる。また同期式カウンタとの違いが説明できる。		リングカウンタ、ジョンソンカウンタ、パルス回路が理解できているかどうかを後期定期試験及びレポート、演習で評価する。基礎的な問題の70%の正解を基準とする。
4	【A4-1】短時間で急激な変化をする信号を扱うパルス回路と、アナログ-デジタル変換(A-Dコンバータ)、デジタル-アナログ変換(D-Aコンバータ)が説明できる。		アナログ-デジタル変換、設計演習について理解できているかを後期定期試験及びレポート、演習で評価する。基礎的な問題の70%の正解を基準とする。
5			
6			
7			
8			
9			
10			
総合評価	成績は、試験70%、レポート20%、小テスト10%として評価する。		
テキスト	「デジタル電子回路の基礎」：堀圭太郎著(東京電機大学出版局)		
参考書	マイクロコンピュータ技術入門 松田忠重著 コロナ社 論理回路の基礎 田丸啓吉著 工学図書株式会社 論理回路とその設計 芝山潔著 近代科学社		
関連科目	論理回路工学、電子回路I		
履修上の注意事項	論理回路工学(2年)：デジタル電子回路の基礎を学ぶ。電子回路I(4年)：アナログ電子回路を学ぶ。		

授業計画 1 (電子回路II)		
週	テーマ	内容(目標, 準備など)
1	加算回路I	半加算器は, 2個の1ビットデータを加算する装置である。全加算器は, 上位ビットへの桁上がり情報と, 下位ビットからもたらされる桁上がり情報を受け取り加算する機能をもつ装置であることを学習する。
2	加算回路II	ノイマンの全加算器: 実用されている全加算器を紹介する。並列加算器・直列加算器は, 複数ビットどうしの加算を行う方法であることを学習する。
3	減算回路	半減算器は, 2個の1ビットデータの減算をする装置である。全減算器は, 上位ビットへ借り情報と, 下位ビットからもたらされる借り情報を受け取り減算する機能をもつ装置である。加減算回路: 加算器を使用して減算を行うことを学習する。
4	RS-FF	フリップフロップ (FF) の基本的な説明。RS-FFの特性方程式を理解する。RS-FFの動作確認をする。RS-FFの応用例を示す。これらを学習する。
5	RS-FF	クロック入力端子を持つ型とそのタイミングを学習する。
6	JK-FF	JK-FFの特性表, 特性方程式とその回路を学習する。
7	D-FF	D-FFの特性表, 特性方程式とその回路を学習する。
8	中間試験	前期の前半部分で講義を受けた内容が理解できているかを評価する。
9	中間試験の復習	中間試験の解答および復習を行う。
10	T-FF	T-FFの特性表, 特性方程式とその回路を学習する。
11	カウンタI	非同期式2n進カウンタを学習する。
12	カウンタII	カウントを増加していくアップカウンタと, カウントを減少していくダウンカウンタを学習する。
13	カウンタIII	非同期式n進カウンタを学習する。
14	カウンタIV	カウンタの誤動作の例(リセットのタイミング, ハザード, クリティカルレース)を3つ学習する。
15	カウンタV	カスケード接続したすべてのFFが一斉に動作する同期式カウンタを学び, 非同期式カウンタとの違いを理解する。
16	カウンタVI	リングカウンタの構成例, 特性表, タイムチャートを理解する。
17	カウンタVII	ジョンソンカウンタの構成例, 特性表, タイムチャートを理解する。
18	パルス回路	パルス応答の基礎(微分応答・積分応答)を学ぶ。
19	パルス回路	非安定マルチバイブレータを学ぶ。
20	パルス回路	トランジスタを用いた単安定マルチバイブレータを学ぶ。
21	パルス回路	ゲートICを用いた単安定マルチバイブレータを学ぶ。
22	パルス回路	入力波形を整形する波形整形回路を学ぶ。ヒステリシス特性を持ったシュミットトリガ回路について学ぶ。
23	中間試験	後期の前半部分で講義を受けた内容が理解できているかを評価する。
24	中間試験の復習	中間試験の解答と復習を行う。
25	アナログ-デジタル変換	アナログ-デジタル変換の基礎を学ぶ。
26	D-AコンバータI	電流加算方式D-Aコンバータの基礎を学ぶ。
27	D-AコンバータII	はしご型D-Aコンバータの基礎を学ぶ。
28	A-DコンバータI	2重積分方式A-Dコンバータの基礎を学ぶ。
29	A-DコンバータII	逐次比較方式, 並列比較方式A-Dコンバータの基礎を学ぶ。
30	設計演習	デジタル電子回路の知識を用いて, 応用回路の設計演習を学習する。
備考	中間試験および定期試験を実施する。	